AC F Iacob 28.01.2012 331AC

Teorie:

1. Sumtor elementar complet cu intrari, iesiri + ecuatii. Sumator paralel pe 4 biti

2. Schema bloc a calculatorului didactic cu specificarea resurselor

3. Operatori de sincronizare in AHPL, diagrama semnale

4. Reprezentarea nr in vigrula fix, cod complementar , definitia xc. Relatile pt nr neg.

5. Formatul instructiunilor calculatorului didactic

6. Adresarea indirecta a calculatorului didactic

7. Organizarea memoriei tampon la calculatorul didactic: schema bloc, scurte explicatii

8. Structura logica a unui cuvant de date la transmisia semnalului

9. Instructiuni din calculatorul didatic asociate sistemului de intreruperi

10. Codificarea micro instructiunilor ultilizand control prin adrese. Schema + o proprietate

Probleme:

1. Sa se completeze setul de instructiuni al calc didactic cu 2 noi instructiuni STC (T<-1) CLC (T<-0)

pt care

1. stabilirea formatului instructiunilor
2. codificarea instuctiunilor (tabel 4 pe 4)
3. modificarea bazei de cifre, interpretarea in scopul recunoasterii celor 2 instructiuni
4. descrierea fazei de executie

c+d in AHPL, doar ce se modifica

1. Sa se repoiecteze interfata pt imprimata calc didactic fara memorie tampon
2. schema bloc a interfetei
3. organigrama de functioare a interfetei (fara AHPL)